

Sistemas Digitales y Diseño de Circuitos Lógicos para Secundaria

Tecnología e Informática | Informática | para estudiantes de secundaria (12-15 años) | 32 semanas

Descripción del Curso

Este curso ofrece una introducción completa a los sistemas digitales, los sistemas de numeración y las compuertas lógicas, diseñado especialmente para estudiantes de secundaria entre 12 y 15 años. A lo largo de 32 semanas, los estudiantes explorarán los fundamentos teóricos y prácticos que sustentan el funcionamiento de la tecnología digital que utilizan día a día. El curso se enfoca en desarrollar habilidades para comprender y diseñar circuitos lógicos combinacionales, facilitando la aplicación de conceptos matemáticos y tecnológicos en contextos reales.

Dirigido a estudiantes con interés en la tecnología y la informática, el curso utiliza una metodología activa y participativa que combina explicaciones teóricas, actividades prácticas, experimentos con prototipos digitales y el uso de software educativo. Los estudiantes participarán en proyectos que les permitirán aplicar sus conocimientos para diseñar y simular circuitos lógicos, reforzando el aprendizaje mediante la práctica.

Al finalizar el curso, los estudiantes serán capaces de interpretar y utilizar los sistemas de numeración binario, octal y hexadecimal, comprender el funcionamiento de las compuertas lógicas básicas y combinarlas para diseñar circuitos digitales funcionales. Esta formación les proporcionará una base sólida para continuar estudios en áreas tecnológicas y científicas, promoviendo el pensamiento lógico y analítico.

Objetivos Generales

- Explicar los fundamentos de los sistemas de numeración binario, octal y hexadecimal y realizar conversiones entre ellos.
- Describir el funcionamiento y las características de las compuertas lógicas básicas (AND, OR, NOT, NAND, NOR, XOR, XNOR).
- Construir y simular circuitos lógicos combinacionales simples utilizando compuertas lógicas.
- Aplicar el análisis lógico para diseñar circuitos que resuelvan problemas de información digital.
- Desarrollar habilidades para interpretar diagramas y esquemas de circuitos digitales.

Competencias

- Comprender y aplicar los diferentes sistemas de numeración usados en informática y electrónica digital.
- Identificar y explicar el funcionamiento de las compuertas lógicas básicas y sus aplicaciones.
- Diseñar y simular circuitos lógicos combinacionales simples utilizando herramientas digitales.
- Analizar problemas tecnológicos y proponer soluciones mediante circuitos digitales.

- Utilizar el razonamiento lógico y matemático para resolver ejercicios y proyectos relacionados con sistemas digitales.

Requerimientos

- Conocimientos básicos de matemáticas (operaciones aritméticas y lógica básica).
- Habilidades elementales en el uso de computadoras y software educativo.
- Materiales: computadora con acceso a simuladores de circuitos lógicos (software recomendado), hojas de trabajo, calculadora.
- Interés en tecnología, lógica y resolución de problemas.

Unidades del Curso

Unidad 1: Introducción a los Sistemas Digitales

Objetivos de Aprendizaje

- Al finalizar la unidad, el estudiante será capaz de identificar las diferencias entre sistemas digitales y analógicos mediante ejemplos de la vida cotidiana.
- Al finalizar la unidad, el estudiante será capaz de explicar los conceptos básicos de los sistemas digitales y su importancia en la tecnología actual usando lenguaje claro y ejemplos simples.
- Al finalizar la unidad, el estudiante será capaz de distinguir entre señales digitales y analógicas al analizar gráficos y descripciones proporcionadas.
- Al finalizar la unidad, el estudiante será capaz de describir cómo se utiliza el sistema binario en la representación de información digital en dispositivos tecnológicos comunes.

Contenidos Temáticos

1. Introducción a los Sistemas Digitales

- **Definición de sistemas digitales:** Explicación clara de qué son los sistemas digitales y su función básica.
- **Importancia de los sistemas digitales en la tecnología actual:** Ejemplos cotidianos donde se usan sistemas digitales (teléfonos, computadoras, electrodomésticos).

2. Sistemas Digitales vs Sistemas Analógicos

- **Definición de sistemas analógicos:** Concepto básico y ejemplos comunes (radio AM/FM, relojes analógicos).
- **Diferencias entre sistemas digitales y analógicos:** Comparación en cuanto a señales, precisión, y aplicaciones.
- **Ejemplos de la vida cotidiana:** Identificación de dispositivos o situaciones que usan sistemas digitales y analógicos.

3. Señales Digitales y Analógicas

- **Características de señales analógicas:** Continuidad, variabilidad y ejemplos gráficos.
- **Características de señales digitales:** Valores discretos, niveles de voltaje y ejemplos gráficos.
- **Análisis de gráficos de señales:** Interpretación de gráficos simples con señales digitales y analógicas.

4. El Sistema Binario y la Representación Digital de la Información

- **Concepto del sistema binario:** Explicación del sistema numérico base 2 con ejemplos simples.
- **Uso del sistema binario en tecnología:** Cómo los dispositivos digitales usan bits para representar información (ejemplos: computadoras, calculadoras, cámaras).
- **Conversión básica de números decimales a binarios:** Ejercicios sencillos para comprender la conversión.

Actividades

Actividad 1: Identificación de Sistemas Digitales y Analógicos en Casa

Objetivo: Identificar las diferencias entre sistemas digitales y analógicos mediante ejemplos de la vida cotidiana.

Descripción:

- El estudiante realiza una lista de 5 dispositivos o aparatos que tenga en casa.
- Para cada dispositivo, indica si utiliza un sistema digital o analógico y explica por qué.
- Comparte sus ejemplos con un compañero para discutir las diferencias encontradas.

Organización: Individual y luego en parejas.

Producto esperado: Lista con 5 dispositivos, clasificación y justificación.

Duración estimada: 40 minutos.

Actividad 2: Análisis de Gráficos de Señales

Objetivo: Distinguir entre señales digitales y analógicas al analizar gráficos y descripciones.

Descripción:

- Se presentan al grupo varios gráficos que muestran señales analógicas y digitales.
- Los estudiantes, en grupos pequeños, analizan cada gráfico y determinan si corresponde a una señal digital o analógica.
- Discutir en grupo las características que permitieron la identificación.

Organización: Grupos de 3-4 estudiantes.

Producto esperado: Lista con la clasificación de cada gráfico y explicación.

Duración estimada: 50 minutos.

Actividad 3: Juego Didáctico “Binario en la Vida”

Objetivo: Describir cómo se utiliza el sistema binario en la representación de información digital en dispositivos tecnológicos comunes.

Descripción:

- El docente explica el sistema binario con ejemplos simples.
- Los estudiantes reciben tarjetas con números decimales y deben convertirlos a binario con apoyo de una guía.
- Se realiza un juego en donde cada binario representará una acción o código (por ejemplo, encender una luz simbólica).

Organización: Individual y en grupos pequeños para el juego.

Producto esperado: Tabla con conversiones decimal-binario y participación en el juego.

Duración estimada: 60 minutos.

Actividad 4: Explicando Sistemas Digitales con Ejemplos Simples

Objetivo: Explicar los conceptos básicos de los sistemas digitales y su importancia en la tecnología actual usando lenguaje claro y ejemplos simples.

Descripción:

- Cada estudiante prepara una breve explicación oral o escrita (máximo 5 frases) de qué es un sistema digital y por qué es importante, usando ejemplos fáciles.
- Compartir las explicaciones en clase y recibir retroalimentación de compañeros y docente.

Organización: Individual y plenaria.

Producto esperado: Explicación oral o escrita clara y sencilla.

Duración estimada: 30 minutos.

Evaluación

Evaluación Diagnóstica

Qué se evalúa: Conocimientos previos sobre sistemas digitales y analógicos, y familiaridad con términos básicos.

Cómo se evalúa: Cuestionario corto con preguntas abiertas y de selección múltiple sobre ejemplos cotidianos de sistemas digitales y analógicos.

Instrumento sugerido: Cuestionario impreso o digital con 6 preguntas.

Evaluación Formativa

Qué se evalúa: Comprensión de diferencias entre sistemas, análisis de señales y uso del sistema binario.

Cómo se evalúa: Revisión continua de las actividades realizadas: listas de ejemplos, análisis de gráficos, conversiones binarias y explicaciones.

Instrumento sugerido: Rúbrica de observación para actividades grupales e individuales, revisión de productos escritos y orales.

Evaluación Sumativa

Qué se evalúa: Capacidad para identificar diferencias entre sistemas, explicar conceptos, distinguir señales y describir el uso del sistema binario.

Cómo se evalúa: Prueba escrita con preguntas teóricas y prácticas (análisis de gráficos, conversión binaria, explicación de conceptos).

Instrumento sugerido: Examen con preguntas de desarrollo, opción múltiple y ejercicios prácticos.

Unidad 2: Sistemas de Numeración I - Decimal y Binario

Objetivos de Aprendizaje

- Al finalizar la unidad, el estudiante será capaz de identificar y explicar las características del sistema de numeración decimal y binario mediante ejemplos cotidianos.
- Al finalizar la unidad, el estudiante será capaz de convertir números del sistema decimal al sistema binario y viceversa, aplicando métodos paso a paso con precisión.
- Al finalizar la unidad, el estudiante será capaz de aplicar la conversión entre sistemas decimal y binario para resolver problemas simples relacionados con la informática.
- Al finalizar la unidad, el estudiante será capaz de comparar y contrastar los sistemas de numeración decimal y binario, describiendo su importancia en el contexto de los circuitos digitales.

Contenidos Temáticos

1. Introducción a los Sistemas de Numeración

- Definición de sistema de numeración: concepto y utilidad.
- Importancia de los sistemas numéricos en la vida cotidiana y en la informática.

2. Sistema de Numeración Decimal

- Características del sistema decimal: base 10, dígitos del 0 al 9.
- Representación de números decimales: unidades, decenas, centenas, etc.
- Ejemplos cotidianos del uso del sistema decimal (dinero, tiempo, medidas).

3. Sistema de Numeración Binario

- Características del sistema binario: base 2, dígitos 0 y 1.
- Importancia del sistema binario en la informática y electrónica digital.
- Ejemplos simples de representación binaria (interruptores encendidos/apagados, códigos básicos).

4. Conversión entre Sistema Decimal y Binario

- Conversión de decimal a binario: método de divisiones sucesivas.

- Conversión de binario a decimal: método de sumas ponderadas.
- Ejemplos paso a paso para ambas conversiones.

5. Aplicaciones Prácticas de la Conversión Decimal-Binario

- Resolución de problemas simples relacionados con la informática usando conversiones.
- Ejercicios prácticos: interpretación de números binarios en dispositivos digitales.

6. Comparación y Contraste entre Sistemas Decimal y Binario

- Similitudes y diferencias entre ambos sistemas.
- Importancia del sistema binario en circuitos digitales frente al decimal.
- Reflexión sobre la elección de bases numéricas en diferentes contextos tecnológicos.

Actividades

Actividad 1: "Explorando los Sistemas de Numeración en mi entorno"

Objetivo: Identificar y explicar características del sistema decimal y binario mediante ejemplos cotidianos.

Descripción:

- Los estudiantes buscarán en casa o en la escuela ejemplos de uso del sistema decimal (precios, relojes, calendarios) y del sistema binario (interruptores, señales digitales simples).
- Elaborarán una lista con al menos 3 ejemplos de cada sistema, describiendo brevemente cómo se usan.
- Compartirán sus hallazgos con el grupo, discutiendo las diferencias entre los sistemas.

Organización: Individual y luego en grupos pequeños.

Producto esperado: Lista escrita con ejemplos y explicación breve.

Duración estimada: 45 minutos.

Actividad 2: "Practicando conversiones: Decimal a Binario y viceversa"

Objetivo: Convertir números entre sistema decimal y binario aplicando métodos paso a paso.

Descripción:

- Explicación del método de conversiones por parte del docente con ejemplos en la pizarra.
- Los estudiantes resolverán una lista de números para convertir de decimal a binario y de binario a decimal, utilizando papel y lápiz.
- Revisión y corrección en parejas para fomentar el aprendizaje colaborativo.

Organización: Individual y en parejas.

Producto esperado: Ejercicios resueltos con procedimientos claros.

Duración estimada: 1 hora.

Actividad 3: "Resolviendo problemas de informática con conversiones numéricas"

Objetivo: Aplicar conversiones para resolver problemas simples relacionados con la informática.

Descripción:

- Presentar problemas donde deban interpretar números binarios en contextos informáticos (como identificar el valor decimal de un código binario simple).
- Los estudiantes realizarán las conversiones necesarias para responder las preguntas.
- Discusión en grupo sobre la importancia práctica de la conversión en la informática.

Organización: Grupos pequeños.

Producto esperado: Soluciones escritas y explicación del procedimiento.

Duración estimada: 1 hora.

Actividad 4: "Debate: ¿Por qué usamos el sistema binario en los circuitos digitales?"

Objetivo: Comparar y contrastar los sistemas decimal y binario, describiendo su importancia en circuitos digitales.

Descripción:

- Dividir la clase en dos grupos para preparar argumentos a favor del sistema decimal y del sistema binario en el contexto tecnológico.
- Cada grupo presenta sus argumentos y luego se abre un debate guiado por el docente.
- Reflexión final conjunta sobre por qué el sistema binario es fundamental en diseño de circuitos digitales.

Organización: Grupos y debate grupal.

Producto esperado: Participación activa y síntesis escrita de conclusiones.

Duración estimada: 50 minutos.

Evaluación

Evaluación Diagnóstica

Qué se evalúa: Conocimientos previos sobre sistemas de numeración y familiaridad con decimal y binario.

Cómo se evalúa: Cuestionario corto con preguntas abiertas y de selección múltiple sobre sistemas numéricos.

Instrumento sugerido: Prueba escrita o digital de 10 preguntas.

Evaluación Formativa

Qué se evalúa: Progreso en la comprensión de características y conversiones entre sistemas decimal y binario.

Cómo se evalúa: Revisión continua de actividades prácticas (conversiones, ejemplos) y participación en debates.

Instrumento sugerido: Lista de cotejo para seguimiento de actividades, observación y retroalimentación oral.

Evaluación Sumativa

Qué se evalúa: Capacidad para identificar, explicar, convertir y aplicar conocimientos sobre sistemas decimal y binario, y comparar su importancia.

Cómo se evalúa: Examen escrito con ejercicios de conversión, preguntas de reflexión y problemas prácticos.

Instrumento sugerido: Prueba escrita con preguntas de desarrollo y ejercicios prácticos, rubricada para evaluar precisión, claridad y aplicación.

Unidad 3: Sistemas de Numeración II - Octal y Hexadecimal

Objetivos de Aprendizaje

- Al finalizar la unidad, el estudiante será capaz de identificar las características y símbolos del sistema de numeración octal y hexadecimal en ejemplos prácticos.
- Al finalizar la unidad, el estudiante será capaz de convertir números entre los sistemas decimal, binario, octal y hexadecimal utilizando métodos paso a paso correctamente.
- Al finalizar la unidad, el estudiante será capaz de explicar la importancia y aplicación de los sistemas octal y hexadecimal en el campo de la informática y electrónica digital.
- Al finalizar la unidad, el estudiante será capaz de resolver ejercicios que impliquen la interpretación y conversión de números en sistemas octal y hexadecimal con precisión.

Contenidos Temáticos

1. Introducción a los Sistemas de Numeración Octal y Hexadecimal

- **Concepto y bases numéricas:** Se explicará qué es un sistema de numeración, con énfasis en la base 8 para el sistema octal y base 16 para el sistema hexadecimal.
- **Características y símbolos:** Se aprenderán los símbolos usados en cada sistema (0-7 para octal; 0-9 y A-F para hexadecimal) y cómo se representan números en cada uno.
- **Comparación con los sistemas decimal y binario:** Se hará un repaso breve para conectar estos nuevos sistemas con los ya conocidos.

2. Conversión entre Sistemas de Numeración

- **Conversión de decimal a octal y hexadecimal:** Métodos paso a paso para convertir números decimales a octal y hexadecimal usando divisiones sucesivas.
- **Conversión de octal y hexadecimal a decimal:** Cómo convertir números de octal y hexadecimal a decimal usando sumas ponderadas.
- **Conversión entre binario y octal:** Agrupación de bits en grupos de tres para pasar de binario a octal y viceversa.
- **Conversión entre binario y hexadecimal:** Agrupación de bits en grupos de cuatro para pasar de binario a hexadecimal y viceversa.

3. Aplicaciones e Importancia de los Sistemas Octal y Hexadecimal en Informática

- **Uso en programación y electrónica digital:** Ejemplos concretos donde se usan estos sistemas, como en direcciones de memoria, codificación de colores, y representaciones compactas de datos binarios.

- **Ventajas del uso de sistemas octal y hexadecimal:** Facilidad para leer y escribir números binarios largos, reducción de errores, y simplificación en diseño de circuitos.
- **Ejemplos prácticos:** Análisis de fragmentos de código o diagramas con números en octal y hexadecimal.

4. Resolución de Ejercicios Prácticos

- **Interpretación de números en octal y hexadecimal:** Identificación y lectura correcta de números en ambos sistemas en diferentes contextos.
- **Ejercicios de conversión múltiple:** Prácticas para convertir números entre decimal, binario, octal y hexadecimal con precisión.
- **Problemas aplicados:** Casos prácticos que combinen interpretación y conversión, reforzando la comprensión global.

Actividades

Actividad 1: "Identificando símbolos y características"

Objetivo: Identificar las características y símbolos del sistema octal y hexadecimal en ejemplos prácticos.

Descripción:

- Se entregará a cada estudiante una lista de números en diferentes sistemas (decimal, binario, octal, hexadecimal).
- El estudiante deberá clasificar cada número según el sistema al que pertenece y explicar qué símbolos y características permiten esa identificación.
- Posteriormente, se realizará una puesta en común para discutir las respuestas y aclarar dudas.

Organización: Individual

Producto esperado: Listado con clasificación correcta y justificación escrita.

Duración estimada: 40 minutos

Actividad 2: "Conversión paso a paso entre sistemas numéricos"

Objetivo: Convertir números entre decimal, binario, octal y hexadecimal usando métodos paso a paso.

Descripción:

- En parejas, los estudiantes recibirán conjuntos de números para convertir entre los cuatro sistemas.
- Deberán realizar la conversión utilizando los métodos enseñados (divisiones sucesivas, agrupación de bits, sumas ponderadas), mostrando todos los pasos en papel.
- Al terminar, revisarán y corregirán sus respuestas mutuamente, con apoyo del docente si es necesario.

Organización: Parejas

Producto esperado: Conjunto de conversiones con pasos detallados y resultados correctos.

Duración estimada: 60 minutos

Actividad 3: "Explorando aplicaciones en informática"

Objetivo: Explicar la importancia y aplicaciones de los sistemas octal y hexadecimal en la informática y electrónica digital.

Descripción:

- En grupos pequeños, los estudiantes investigarán y presentarán un ejemplo real donde se utilicen los sistemas octal o hexadecimal (direcciones de memoria, colores hexadecimales, códigos ASCII, etc.).
- Prepararán una breve presentación (oral o con apoyo visual) explicando la aplicación y por qué se usa ese sistema numérico.
- Al finalizar, cada grupo compartirá su presentación con el resto de la clase.

Organización: Grupos de 3 a 4 estudiantes

Producto esperado: Presentación explicativa sobre una aplicación práctica.

Duración estimada: 90 minutos (incluye investigación y presentación)

Actividad 4: "Resolución de ejercicios integradores"

Objetivo: Resolver ejercicios que impliquen interpretación y conversión de números en sistemas octal y hexadecimal con precisión.

Descripción:

- Individualmente, los estudiantes resolverán un conjunto de problemas que incluyan lectura de números en octal y hexadecimal, conversiones entre todos los sistemas y aplicación de conceptos aprendidos.
- Se incluirán problemas con contexto aplicado, por ejemplo, interpretar códigos o valores en sistemas octal o hexadecimal.
- Al terminar, se realizará una revisión colectiva para discutir estrategias y resultados.

Organización: Individual

Producto esperado: Cuaderno de ejercicios con soluciones precisas y justificadas.

Duración estimada: 50 minutos

Evaluación

Evaluación Diagnóstica

Qué se evalúa: Conocimientos previos sobre sistemas de numeración binario y decimal, y familiaridad inicial con sistemas octal y hexadecimal.

Cómo se evalúa: Cuestionario corto con preguntas de identificación y conversión básica entre decimal y binario, y preguntas abiertas sobre conocimientos previos de octal y hexadecimal.

Instrumento sugerido: Cuestionario escrito o digital con preguntas de opción múltiple y respuesta corta.

Evaluación Formativa

Qué se evalúa: Comprensión progresiva de características, símbolos y procedimientos de conversión entre sistemas numéricos; capacidad para explicar aplicaciones en informática.

Cómo se evalúa: Observación del trabajo en actividades prácticas, revisión de ejercicios paso a paso, participación en discusiones y presentaciones grupales.

Instrumento sugerido: Rúbrica de evaluación para actividades en clase que valore precisión, claridad en los procedimientos y calidad de explicaciones.

Evaluación Sumativa

Qué se evalúa: Dominio para identificar sistemas numéricos, realizar conversiones correctas entre decimal, binario, octal y hexadecimal, explicar aplicaciones y resolver ejercicios prácticos.

Cómo se evalúa: Prueba escrita que incluya:

- Preguntas de identificación y explicación de símbolos.
- Ejercicios de conversión entre sistemas con procedimiento.
- Preguntas de aplicación sobre el uso de sistemas octal y hexadecimal en informática.
- Resolución de problemas aplicados.

Instrumento sugerido: Examen escrito o digital con preguntas teóricas y ejercicios prácticos.

Unidad 4: Operaciones Aritméticas en Sistemas Binarios

Objetivos de Aprendizaje

- Al finalizar la unidad, el estudiante será capaz de realizar sumas y restas en sistema binario aplicando las reglas básicas de acarreo y préstamo, para resolver problemas aritméticos simples.
- Al finalizar la unidad, el estudiante será capaz de efectuar multiplicaciones y divisiones en sistema binario utilizando métodos adecuados y comparar los resultados con las operaciones correspondientes en sistema decimal.
- Al finalizar la unidad, el estudiante será capaz de explicar las diferencias y similitudes entre las operaciones aritméticas en sistemas binario y decimal, identificando ventajas y limitaciones de cada sistema.
- Al finalizar la unidad, el estudiante será capaz de convertir números entre los sistemas binario y decimal para facilitar la realización y verificación de operaciones aritméticas.
- Al finalizar la unidad, el estudiante será capaz de aplicar las operaciones aritméticas binarias en la interpretación y diseño básico de circuitos digitales, relacionando conceptos matemáticos con la lógica digital.

Contenidos Temáticos

1. Introducción a los Sistemas Numéricos

- Definición de sistema numérico y su importancia en la informática y electrónica.
- Repaso del sistema decimal: base 10, dígitos y valor posicional.
- Introducción al sistema binario: base 2, dígitos (bits), y valor posicional.

2. Conversión entre Sistemas Decimal y Binario

- Conversión de números decimales a binarios mediante división sucesiva.
- Conversión de números binarios a decimales mediante suma ponderada.
- Ejercicios prácticos de conversión para afianzar el aprendizaje.

3. Suma en Sistema Binario

- Reglas básicas de la suma binaria ($0+0=0$, $0+1=1$, $1+1=10$, $1+1+1=11$).
- Concepto de acarreo en la suma binaria.
- Procedimiento para realizar sumas binarias con varios bits.
- Ejemplos y ejercicios para practicar sumas binarias.

4. Resta en Sistema Binario

- Reglas básicas para la resta binaria.
- Concepto de préstamo en la resta binaria.
- Procedimiento paso a paso para realizar restas binarias simples.
- Ejemplos y ejercicios para practicar restas binarias.

5. Multiplicación en Sistema Binario

- Principios de la multiplicación binaria (similar a la decimal, pero con bits).
- Procedimiento para multiplicar números binarios.
- Comparación de resultados con la multiplicación decimal.
- Ejercicios prácticos de multiplicación binaria.

6. División en Sistema Binario

- Concepto y procedimiento de la división binaria (similar a la división larga decimal).
- Pasos para efectuar divisiones binarias y verificar resultados.
- Comparación con la división decimal.
- Ejercicios prácticos de división binaria.

7. Comparación y Análisis de Operaciones en Sistemas Binario y Decimal

- Diferencias y similitudes en las operaciones aritméticas entre ambos sistemas.
- Ventajas y limitaciones del sistema binario y decimal en aplicaciones tecnológicas.
- Importancia del sistema binario en circuitos digitales y computación.

8. Aplicación de Operaciones Binarias en Circuitos Digitales

- Relación entre operaciones aritméticas binarias y lógica digital.
- Introducción al diseño básico de circuitos que realizan sumas binarias (sumadores).

- Ejemplos de circuitos lógicos que implementan operaciones aritméticas básicas.
- Actividades prácticas de interpretación y diseño simple de circuitos digitales.

Actividades

Actividad 1: "Convertimos y Comparamos"

Objetivo: Al finalizar, el estudiante será capaz de convertir números entre sistemas binario y decimal para facilitar la realización y verificación de operaciones aritméticas.

Descripción:

- Se entregará a cada estudiante una lista de números decimales y binarios.
- El estudiante convertirá cada número decimal a binario y cada número binario a decimal.
- Se validarán las conversiones en parejas para fomentar la discusión y corrección mutua.
- Finalmente, cada estudiante presentará un resumen con al menos 5 conversiones realizadas y explicará la metodología utilizada.

Organización: Individual y luego en parejas.

Producto esperado: Lista de números convertidos con explicación escrita.

Duración estimada: 45 minutos.

Actividad 2: "Suma y Resta Binaria en Equipo"

Objetivo: Realizar sumas y restas en sistema binario aplicando las reglas básicas de acarreo y préstamo para resolver problemas aritméticos simples.

Descripción:

- En grupos de 3 a 4 estudiantes, se entregan operaciones binarias para sumar y restar.
- Cada grupo resolverá las operaciones mostrando el procedimiento y el manejo del acarreo/préstamo.
- Se realizarán comprobaciones convirtiendo los resultados a decimal.
- Un representante de cada grupo explicará una operación al resto de la clase.

Organización: Grupos pequeños.

Producto esperado: Cuaderno o hoja con operaciones resueltas y explicación oral.

Duración estimada: 1 hora.

Actividad 3: "Multiplicación y División Binaria con Comparación Decimal"

Objetivo: Efectuar multiplicaciones y divisiones en sistema binario utilizando métodos adecuados y comparar los resultados con las operaciones correspondientes en sistema decimal.

Descripción:

- Individualmente, los estudiantes realizarán multiplicaciones y divisiones entre números binarios proporcionados.
- Luego, convertirán los números a decimal y verificarán los resultados de las operaciones.

- Se reflexionará en clase sobre las diferencias en los procedimientos y la utilidad de verificar operaciones mediante la conversión.

Organización: Individual.

Producto esperado: Documento con operaciones resueltas en binario y decimal, con comparación escrita.

Duración estimada: 1 hora y 15 minutos.

Actividad 4: "Diseñando un Sumador Binario Básico"

Objetivo: Aplicar las operaciones aritméticas binarias en la interpretación y diseño básico de circuitos digitales, relacionando conceptos matemáticos con la lógica digital.

Descripción:

- En parejas, los estudiantes recibirán una introducción breve a los circuitos sumadores (half adder y full adder).
- Utilizando esquemas y tablas de verdad, diseñarán un circuito sencillo que sume dos bits y genere la salida correcta.
- Se fomentará que expliquen cómo el circuito realiza la suma en términos de lógica digital.
- Presentarán su diseño y explicación al grupo para recibir retroalimentación.

Organización: Parejas.

Producto esperado: Esquema de circuito sumador y explicación escrita y oral.

Duración estimada: 1 hora.

Evaluación

Evaluación Diagnóstica

Qué se evalúa: Conocimientos previos sobre el sistema decimal, comprensión básica de sistemas numéricos y operaciones aritméticas.

Cómo se evalúa: Cuestionario corto con preguntas de conversión decimal-binario y operaciones aritméticas simples.

Instrumento sugerido: Prueba escrita de opción múltiple y problemas cortos.

Evaluación Formativa

Qué se evalúa: Progreso en la realización de operaciones binarias, comprensión de reglas de acarreo y préstamo, habilidades de conversión y aplicación en circuitos.

Cómo se evalúa: Observación directa durante actividades, revisión de ejercicios prácticos, participación en discusiones y entregas parciales de actividades.

Instrumento sugerido: Rúbrica para actividades prácticas, listas de cotejo y notas de observación.

Evaluación Sumativa

Qué se evalúa: Dominio de la suma, resta, multiplicación y división en sistema binario, conversión entre sistemas, análisis comparativo con decimal y aplicación básica en circuitos digitales.

Cómo se evalúa: Examen escrito con problemas para resolver operaciones binarias, ejercicios de conversión, preguntas teóricas y diseño básico de circuito sumador.

Instrumento sugerido: Examen escrito con problemas y preguntas abiertas, además de un proyecto corto de diseño de circuito.

Unidad 5: Fundamentos de la Lógica Digital

Objetivos de Aprendizaje

- Al finalizar la unidad, el estudiante será capaz de explicar los conceptos básicos de la lógica booleana y sus operaciones fundamentales con ejemplos sencillos.
- Al finalizar la unidad, el estudiante será capaz de identificar y definir variables lógicas en problemas de lógica digital utilizando símbolos adecuados.
- Al finalizar la unidad, el estudiante será capaz de construir tablas de verdad para funciones lógicas simples y verificar su validez mediante ejercicios prácticos.
- Al finalizar la unidad, el estudiante será capaz de analizar expresiones lógicas básicas y representarlas en tablas de verdad para facilitar el diseño de circuitos digitales.
- Al finalizar la unidad, el estudiante será capaz de aplicar los fundamentos de la lógica booleana para resolver problemas iniciales relacionados con circuitos lógicos digitales simples.

Contenidos Temáticos

1. Introducción a la Lógica Digital

- Definición y importancia de la lógica digital en la tecnología actual.
- Diferencia entre lógica analógica y lógica digital.
- Aplicaciones básicas de la lógica digital en dispositivos cotidianos.

2. Conceptos Básicos de la Lógica Booleana

- Historia y origen de la lógica booleana.
- Definición de variable lógica y su representación (símbolos 0 y 1).
- Operaciones fundamentales de la lógica booleana:
 - AND (Conjunción)
 - OR (Disyunción)
 - NOT (Negación)
- Ejemplos sencillos de cada operación con casos cotidianos.

3. Variables Lógicas y su Uso en Problemas Digitales

- Definición y notación de variables lógicas (A, B, C, etc.).

- Interpretación de variables en problemas reales (ejemplo: encendido/apagado de luces).
- Construcción y uso de expresiones lógicas básicas con variables.

4. Tablas de Verdad para Funciones Lógicas Simples

- Concepto y utilidad de las tablas de verdad.
- Construcción paso a paso de tablas de verdad para operaciones AND, OR y NOT.
- Construcción de tablas de verdad para expresiones lógicas que combinan operaciones.
- Verificación de la validez de tablas de verdad mediante ejercicios prácticos.

5. Análisis de Expresiones Lógicas y su Representación en Tablas de Verdad

- Descomposición de expresiones lógicas en operaciones básicas.
- Construcción de tablas de verdad para expresiones lógicas compuestas.
- Interpretación de resultados para facilitar el diseño de circuitos digitales.

6. Aplicación de la Lógica Booleana en Problemas Iniciales de Circuitos Lógicos

- Relación entre expresiones lógicas y circuitos digitales simples.
- Ejemplos de problemas prácticos y su resolución usando lógica booleana.
- Introducción básica al diseño de circuitos lógicos con componentes digitales.

Actividades

Actividad 1: "Explorando las Operaciones Básicas de la Lógica Booleana"

Objetivo: Explicar los conceptos básicos de la lógica booleana y sus operaciones fundamentales con ejemplos sencillos.

Descripción:

- El docente presenta ejemplos cotidianos que ilustran las operaciones AND, OR y NOT (por ejemplo, "Si hace sol Y no llueve, salgo al parque").
- Los estudiantes, en parejas, crean al menos un ejemplo para cada operación lógica usando situaciones diarias.
- Comparten sus ejemplos con el grupo y se discuten las diferencias y similitudes.

Organización: Parejas

Producto esperado: Lista de ejemplos cotidianos para AND, OR y NOT con explicación breve.

Duración estimada: 45 minutos

Actividad 2: "Identificación y Definición de Variables Lógicas"

Objetivo: Identificar y definir variables lógicas en problemas de lógica digital utilizando símbolos adecuados.

Descripción:

- El docente presenta un problema sencillo (por ejemplo, controlar una lámpara con dos interruptores).

- Los estudiantes, individualmente, identifican las variables lógicas involucradas y las representan con símbolos.
- Discusión grupal para revisar y corregir las definiciones.

Organización: Individual y grupal

Producto esperado: Lista de variables lógicas definidas con símbolos y explicación del problema.

Duración estimada: 40 minutos

Actividad 3: "Construcción de Tablas de Verdad"

Objetivo: Construir tablas de verdad para funciones lógicas simples y verificar su validez mediante ejercicios prácticos.

Descripción:

- El docente explica la estructura de una tabla de verdad.
- En grupos pequeños, los estudiantes crean tablas de verdad para expresiones como $A \text{ AND } B$, $A \text{ OR } B$, y $\text{NOT } A$.
- Se presentan ejercicios prácticos para que cada grupo verifique la validez de sus tablas.
- Presentación de resultados y retroalimentación.

Organización: Grupos pequeños

Producto esperado: Tablas de verdad completas y validadas para las expresiones asignadas.

Duración estimada: 60 minutos

Actividad 4: "Resolución de Problemas con Expresiones Lógicas"

Objetivo: Aplicar los fundamentos de la lógica booleana para resolver problemas iniciales relacionados con circuitos lógicos digitales simples.

Descripción:

- El docente presenta un problema donde es necesario controlar un dispositivo con varias condiciones (por ejemplo, un sistema de alarma con sensores).
- Los estudiantes, en grupos, analizan el problema, definen variables, escriben la expresión lógica y construyen la tabla de verdad correspondiente.
- Discusión y comparación de soluciones entre grupos.

Organización: Grupos

Producto esperado: Expresión lógica escrita, tabla de verdad y explicación del resultado aplicado al problema.

Duración estimada: 70 minutos

Evaluación

Evaluación Diagnóstica

Qué se evalúa: Conocimientos previos sobre lógica, operaciones básicas y variables lógicas.

Cómo se evalúa: Cuestionario breve con preguntas de opción múltiple y verdadero/falso sobre conceptos básicos.

Instrumento sugerido: Cuestionario impreso o digital con 10 preguntas simples.

Evaluación Formativa

Qué se evalúa: Comprensión progresiva de las operaciones lógicas, construcción de tablas de verdad y análisis de expresiones.

Cómo se evalúa: Revisión continua de actividades prácticas, participación en discusiones y ejercicios en clase.

Instrumento sugerido: Lista de cotejo para actividades, observación directa y preguntas orales.

Evaluación Sumativa

Qué se evalúa: Capacidad para explicar conceptos, definir variables, construir tablas de verdad, analizar expresiones y aplicar lógica booleana en problemas.

Cómo se evalúa: Examen escrito con preguntas teóricas y prácticas, y una actividad de resolución de problema lógico.

Instrumento sugerido: Prueba escrita con ejercicios para construir tablas de verdad y resolver un problema inicial de circuito lógico.

Unidad 6: Compuertas Lógicas Básicas

Objetivos de Aprendizaje

- Al finalizar la unidad, el estudiante será capaz de identificar y describir las funciones de las compuertas lógicas AND, OR y NOT utilizando sus símbolos estándar.
- Al finalizar la unidad, el estudiante será capaz de construir y completar tablas de verdad para las compuertas AND, OR y NOT con diferentes combinaciones de entradas.
- Al finalizar la unidad, el estudiante será capaz de interpretar representaciones simbólicas de circuitos lógicos básicos y explicar su funcionamiento a partir de las tablas de verdad.
- Al finalizar la unidad, el estudiante será capaz de analizar circuitos simples formados por las compuertas AND, OR y NOT para determinar su salida ante diferentes entradas.

Contenidos Temáticos

1. Introducción a las compuertas lógicas

- Concepto de señal digital: niveles de voltaje y representación binaria (0 y 1)
- Importancia de las compuertas lógicas en sistemas digitales y circuitos electrónicos
- Breve historia y aplicaciones básicas

2. Compuerta AND

- Definición y función lógica de la compuerta AND
- Símbolo estándar de la compuerta AND

- Tabla de verdad de la compuerta AND
- Ejemplos prácticos con diferentes combinaciones de entradas

3. Compuerta OR

- Definición y función lógica de la compuerta OR
- Símbolo estándar de la compuerta OR
- Tabla de verdad de la compuerta OR
- Ejemplos prácticos con diferentes combinaciones de entradas

4. Compuerta NOT

- Definición y función lógica de la compuerta NOT (inversor)
- Símbolo estándar de la compuerta NOT
- Tabla de verdad de la compuerta NOT
- Ejemplos prácticos con diferentes entradas

5. Representación simbólica de circuitos lógicos básicos

- Cómo leer circuitos con compuertas AND, OR y NOT
- Interpretación de conexiones y flujo de señales
- Relación entre símbolos y tablas de verdad

6. Análisis de circuitos simples con compuertas AND, OR y NOT

- Ejemplos de circuitos combinados con dos o más compuertas
- Determinación de la salida a partir de diferentes combinaciones de entradas
- Construcción de tablas de verdad para circuitos compuestos
- Resolución de problemas básicos y casos de estudio

Actividades

Actividad 1: Identificación y dibujo de símbolos de compuertas lógicas

Objetivo: Identificar y describir las funciones de las compuertas AND, OR y NOT utilizando sus símbolos estándar.

Descripción:

- El docente presenta imágenes y diagramas de símbolos de las compuertas AND, OR y NOT.
- Los estudiantes dibujan cada símbolo en su cuaderno y escriben la función lógica y una breve descripción.
- En parejas, intercambian sus dibujos y explican el funcionamiento de cada compuerta.
- Se realiza una puesta en común con el grupo para corregir y aclarar dudas.

Organización: Individual para el dibujo, luego en parejas para explicación.

Producto esperado: Dibujo correcto de símbolos con descripción de funciones.

Duración estimada: 45 minutos.

Actividad 2: Construcción y llenado de tablas de verdad para compuertas básicas

Objetivo: Construir y completar tablas de verdad para las compuertas AND, OR y NOT con diferentes combinaciones de entradas.

Descripción:

- El docente explica cómo se construye una tabla de verdad y muestra ejemplos para cada compuerta.
- Los estudiantes, en grupos pequeños, reciben diferentes combinaciones de entradas para cada compuerta y completan las tablas de verdad.
- Cada grupo presenta sus tablas y explica los resultados obtenidos.
- Discusión grupal sobre la importancia de las tablas de verdad para entender el funcionamiento.

Organización: Grupos de 3-4 estudiantes.

Producto esperado: Tablas de verdad completas y explicaciones orales.

Duración estimada: 1 hora.

Actividad 3: Interpretación y análisis de circuitos lógicos simples

Objetivo: Interpretar representaciones simbólicas de circuitos lógicos básicos y explicar su funcionamiento a partir de las tablas de verdad.

Descripción:

- El docente muestra diagramas de circuitos que combinan compuertas AND, OR y NOT.
- Los estudiantes trabajan en parejas para determinar la salida del circuito ante diferentes combinaciones de entradas, usando tablas de verdad.
- Se pide que expliquen por escrito cómo llega la señal a la salida y qué efecto tiene cada compuerta en el resultado.
- Finalmente, se realiza una puesta en común y se aclaran dudas.

Organización: Parejas.

Producto esperado: Análisis escrito con tablas de verdad y explicación del funcionamiento del circuito.

Duración estimada: 1 hora.

Actividad 4: Mini proyecto - diseño y análisis de un circuito lógico simple

Objetivo: Analizar circuitos simples formados por compuertas AND, OR y NOT para determinar su salida ante diferentes entradas.

Descripción:

- En grupos pequeños, los estudiantes diseñan un circuito lógico simple que utilice al menos dos tipos de compuertas (AND, OR o NOT).
- Construyen la tabla de verdad correspondiente al circuito diseñado.

- Preparan una breve exposición para explicar cómo funciona su circuito y muestran la tabla de verdad que justifica el comportamiento.
- Se evalúa la presentación y el análisis del circuito.

Organización: Grupos de 3-4 estudiantes.

Producto esperado: Diseño del circuito, tabla de verdad y presentación oral.

Duración estimada: 2 sesiones de 45 minutos cada una.

Evaluación

Evaluación diagnóstica

Qué se evalúa: Conocimientos previos sobre lógica básica y señales digitales, reconocimiento básico de símbolos.

Cómo se evalúa: Cuestionario corto con preguntas de opción múltiple y preguntas abiertas simples.

Instrumento sugerido: Cuestionario impreso o digital de 10 preguntas.

Evaluación formativa

Qué se evalúa: Progreso en la identificación de símbolos, construcción de tablas de verdad, interpretación y análisis de circuitos.

Cómo se evalúa: Revisión de actividades en clase, observación de participación en discusiones y retroalimentación continua.

Instrumento sugerido: Rúbrica para actividades prácticas y listas de cotejo para participación.

Evaluación sumativa

Qué se evalúa: Capacidad para identificar símbolos, construir tablas de verdad, interpretar circuitos y analizar salidas de circuitos simples.

Cómo se evalúa: Examen escrito con preguntas de identificación, construcción y análisis; presentación del mini proyecto.

Instrumento sugerido: Examen escrito y rúbrica para presentación del mini proyecto.

Unidad 7: Compuertas Lógicas Avanzadas

Objetivos de Aprendizaje

- Al finalizar la unidad, el estudiante será capaz de identificar y describir las funciones de las compuertas NAND, NOR, XOR y XNOR mediante tablas de verdad.
- Al finalizar la unidad, el estudiante será capaz de comparar el comportamiento de compuertas lógicas avanzadas con las básicas en diferentes circuitos digitales simples.
- Al finalizar la unidad, el estudiante será capaz de diseñar y simular circuitos digitales combinacionales utilizando compuertas NAND, NOR, XOR y XNOR para resolver problemas específicos.

- Al finalizar la unidad, el estudiante será capaz de interpretar diagramas y esquemas que incluyan compuertas lógicas avanzadas, explicando su función en el circuito.
- Al finalizar la unidad, el estudiante será capaz de aplicar el análisis lógico para simplificar expresiones booleanas que involucren compuertas NAND, NOR, XOR y XNOR y verificar su equivalencia mediante simulaciones.

Contenidos Temáticos

1. Introducción a las Compuertas Lógicas Avanzadas

- Definición y diferencia entre compuertas básicas y avanzadas: repaso rápido de AND, OR, NOT.
- Importancia de las compuertas NAND, NOR, XOR y XNOR en los circuitos digitales modernos.

2. Funciones y Características de las Compuertas NAND, NOR, XOR y XNOR

- Compuerta NAND: símbolo, función lógica, tabla de verdad, propiedades y ejemplos.
- Compuerta NOR: símbolo, función lógica, tabla de verdad, propiedades y ejemplos.
- Compuerta XOR (OR exclusivo): símbolo, función lógica, tabla de verdad, propiedades y ejemplos.
- Compuerta XNOR (NOR exclusivo): símbolo, función lógica, tabla de verdad, propiedades y ejemplos.

3. Comparación entre Compuertas Básicas y Avanzadas

- Comparación funcional y lógica entre NAND/NOR y AND/OR.
- Diferencias en la salida lógica de XOR/XNOR frente a OR/AND.
- Aplicaciones prácticas donde las compuertas avanzadas ofrecen ventajas (reducción de componentes, simplificación).

4. Diseño y Simulación de Circuitos Digitales con Compuertas Avanzadas

- Construcción de circuitos combinacionales simples usando NAND y NOR.
- Diseño de circuitos que utilizan XOR y XNOR para funciones específicas (comparadores, sumadores simples).
- Uso de software de simulación digital para verificar el funcionamiento de circuitos diseñados.

5. Interpretación de Diagramas y Esquemas con Compuertas Avanzadas

- Lectura de símbolos y conexiones de compuertas NAND, NOR, XOR y XNOR en esquemas.
- Explicación del funcionamiento lógico del circuito completo a partir de su diagrama.
- Identificación de la función global del circuito a partir de la combinación de compuertas.

6. Análisis Lógico y Simplificación de Expresiones Booleanas

- Formulación de expresiones booleanas a partir de circuitos con compuertas avanzadas.
- Aplicación de leyes y teoremas booleanos para simplificar expresiones que incluyan NAND, NOR, XOR y XNOR.
- Verificación de equivalencias mediante simulación práctica.

Actividades

Actividad 1: Creación de Tablas de Verdad de Compuertas Avanzadas

Objetivo: Identificar y describir las funciones de las compuertas NAND, NOR, XOR y XNOR mediante tablas de verdad.

Descripción:

- Se entregan tarjetas con los símbolos y nombres de las compuertas.
- Los estudiantes, en parejas, completan tablas de verdad para cada compuerta utilizando ejemplos prácticos.
- Discutir en grupo las diferencias observadas entre las compuertas.

Organización: Parejas

Producto esperado: Tablas de verdad completadas y un breve resumen de las características principales de cada compuerta.

Duración: 45 minutos

Actividad 2: Diseño y Simulación de Circuitos con Compuertas NAND y NOR

Objetivo: Diseñar y simular circuitos digitales combinacionales utilizando compuertas NAND y NOR.

Descripción:

- Introducción al software de simulación digital (por ejemplo, Logisim o Tinkercad Circuits).
- Los estudiantes, en grupos pequeños, diseñan un circuito simple que implemente una función lógica dada usando solo NAND o solo NOR.
- Simulan el circuito y verifican su funcionamiento con diferentes entradas.
- Presentan resultados y explican el diseño.

Organización: Grupos de 3-4 estudiantes

Producto esperado: Circuito diseñado y simulado, informe corto con explicación y capturas de pantalla de la simulación.

Duración: 90 minutos

Actividad 3: Interpretación de Diagramas con Compuertas XOR y XNOR

Objetivo: Interpretar diagramas y esquemas que incluyan compuertas XOR y XNOR, explicando su función en el circuito.

Descripción:

- Se presentan diagramas de circuitos que contienen compuertas XOR y XNOR.
- Individualmente, los estudiantes analizan y describen la función de cada compuerta y del circuito completo.
- Discusión guiada para comparar interpretaciones y aclarar dudas.

Organización: Individual

Producto esperado: Informe escrito o presentación oral breve con la explicación del circuito.

Duración: 45 minutos

Actividad 4: Simplificación de Expresiones Booleanas y Verificación en Simulación

Objetivo: Aplicar el análisis lógico para simplificar expresiones booleanas que involucren compuertas NAND, NOR, XOR y XNOR y verificar su equivalencia mediante simulaciones.

Descripción:

- Se proveen expresiones booleanas complejas que incluyen compuertas avanzadas.
- Los estudiantes, en parejas, aplican leyes booleanas para simplificar las expresiones.
- Diseñan circuitos que representen tanto la expresión original como la simplificada y las simulan para comprobar equivalencia.
- Comparan resultados y discuten la importancia de la simplificación en el diseño.

Organización: Parejas

Producto esperado: Documento con simplificación paso a paso, circuitos diseñados y resultados de simulación.

Duración: 90 minutos

Evaluación

Evaluación Diagnóstica

Qué se evalúa: Conocimiento previo sobre compuertas básicas y comprensión inicial de compuertas lógicas.

Cómo se evalúa: Cuestionario corto con preguntas sobre AND, OR, NOT y preguntas iniciales sobre compuertas NAND, NOR, XOR y XNOR.

Instrumento sugerido: Prueba escrita o digital con preguntas de opción múltiple y verdadero/falso.

Evaluación Formativa

Qué se evalúa: Participación en actividades prácticas, comprensión de funciones y símbolos, habilidad para diseñar y simular circuitos, y capacidad de simplificación lógica.

Cómo se evalúa: Observación directa durante actividades, revisión de productos entregados (tablas de verdad, circuitos simulados, informes), retroalimentación continua.

Instrumento sugerido: Rúbrica para evaluar el diseño y simulación, listas de cotejo para participación y calidad de explicaciones.

Evaluación Sumativa

Qué se evalúa: Dominio integral de la unidad: identificación, comparación, diseño, interpretación y simplificación de compuertas lógicas avanzadas.

Cómo se evalúa: Examen práctico y teórico donde los estudiantes deben:

- Completar tablas de verdad.
- Analizar y comparar circuitos.
- Diseñar y simular un circuito combinacional con compuertas avanzadas.

- Simplificar expresiones booleanas y verificar su equivalencia.

Instrumento sugerido: Prueba escrita con ejercicios y práctica en software de simulación.

Unidad 8: Simplificación de Expresiones Booleanas

Objetivos de Aprendizaje

- Al finalizar la unidad, el estudiante será capaz de identificar y aplicar las leyes y teoremas básicos del álgebra booleana para simplificar expresiones lógicas dadas.
- Al finalizar la unidad, el estudiante será capaz de simplificar expresiones booleanas mediante el uso de tablas de verdad y mapas de Karnaugh en ejercicios prácticos.
- Al finalizar la unidad, el estudiante será capaz de diseñar circuitos lógicos simplificados a partir de expresiones booleanas complejas utilizando compuertas lógicas básicas.
- Al finalizar la unidad, el estudiante será capaz de evaluar la equivalencia entre expresiones booleanas originales y simplificadas mediante análisis lógico y simulación.

Contenidos Temáticos

1. Introducción al Álgebra Booleana

- Concepto de álgebra booleana: definición y aplicaciones en sistemas digitales.
- Variables y operaciones básicas: AND, OR, NOT.
- Importancia de la simplificación en el diseño de circuitos digitales.

2. Leyes y Teoremas Básicos del Álgebra Booleana

- Principio de identidad, nulidad y complementación.
- Leyes conmutativas, asociativas y distributivas.
- Leyes de absorción y de De Morgan.
- Ejemplos prácticos de aplicación de las leyes para simplificar expresiones.

3. Simplificación de Expresiones Booleanas usando Tablas de Verdad

- Definición y construcción de tablas de verdad para expresiones lógicas.
- Identificación de salidas 1 (verdaderas) para simplificación.
- Derivación de expresiones simplificadas a partir de tablas de verdad.
- Ejercicios prácticos con diferentes números de variables.

4. Simplificación mediante Mapas de Karnaugh

- Introducción a los mapas de Karnaugh y su utilidad.
- Construcción de mapas para 2, 3 y 4 variables.

- Identificación de grupos (1, 2, 4, 8) para simplificación.
- Obtención de expresiones simplificadas a partir de los grupos.
- Ejercicios guiados y prácticos de simplificación con mapas de Karnaugh.

5. Diseño de Circuitos Lógicos Simplificados

- Introducción a las compuertas lógicas básicas: AND, OR, NOT.
- Traducción de expresiones booleanas simplificadas a diagramas de circuitos.
- Construcción y análisis de circuitos lógicos simplificados.
- Ejemplos prácticos con circuitos reales o simuladores digitales.

6. Evaluación de Equivalencia entre Expresiones Booleanas

- Análisis lógico para verificar equivalencias entre expresiones originales y simplificadas.
- Uso de tablas de verdad para comparar resultados.
- Simulación de circuitos con software educativo para validar equivalencias.
- Interpretación de resultados y conclusiones.

Actividades

Actividad 1: Aplicando Leyes y Teoremas del Álgebra Booleana

Objetivo: Identificar y aplicar las leyes y teoremas básicos del álgebra booleana para simplificar expresiones lógicas dadas.

Descripción:

- El docente presenta varias expresiones booleanas complejas.
- Los estudiantes, en parejas, analizan cada expresión y aplican las leyes para simplificarla paso a paso.
- Se discuten y comparan los resultados en plenaria para aclarar dudas y reforzar conceptos.

Organización: Parejas

Producto esperado: Documentación escrita con la simplificación detallada paso a paso para cada expresión.

Duración estimada: 50 minutos

Actividad 2: Construcción y Análisis de Tablas de Verdad

Objetivo: Simplificar expresiones booleanas mediante el uso de tablas de verdad en ejercicios prácticos.

Descripción:

- El docente explica cómo construir tablas de verdad para expresiones dadas.
- Individualmente, los estudiantes crean tablas de verdad para diversas expresiones y derivan su forma simplificada.
- Se realiza una puesta en común para verificar y corregir los resultados.

Organización: Individual

Producto esperado: Tablas de verdad completas y expresiones booleanas simplificadas a partir de ellas.

Duración estimada: 45 minutos

Actividad 3: Simplificación con Mapas de Karnaugh

Objetivo: Simplificar expresiones booleanas mediante mapas de Karnaugh en ejercicios prácticos.

Descripción:

- Se realiza una explicación guiada sobre el uso de mapas de Karnaugh para 2, 3 y 4 variables.
- En grupos pequeños, los estudiantes reciben expresiones y construyen sus mapas, identifican grupos y simplifican.
- Se comparan resultados entre grupos y se discuten diferentes estrategias de simplificación.

Organización: Grupos de 3-4 estudiantes

Producto esperado: Mapas de Karnaugh completos y expresiones simplificadas con justificación gráfica.

Duración estimada: 60 minutos

Actividad 4: Diseño y Simulación de Circuitos Lógicos Simplificados

Objetivo: Diseñar circuitos lógicos simplificados a partir de expresiones booleanas complejas utilizando compuertas lógicas básicas y evaluar su equivalencia.

Descripción:

- Los estudiantes utilizan las expresiones simplificadas obtenidas en actividades previas para dibujar diagramas de circuitos con compuertas básicas.
- Usan simuladores digitales (por ejemplo, Logisim o software similar) para construir y probar ambos circuitos: el original y el simplificado.
- Comparan las tablas de verdad resultantes para confirmar la equivalencia.
- Presentan conclusiones sobre la eficiencia y equivalencia de los circuitos diseñados.

Organización: Grupos de 3 estudiantes

Producto esperado: Diagramas de circuitos, archivos de simulación y reporte breve con análisis de equivalencia.

Duración estimada: 90 minutos

Evaluación

Evaluación Diagnóstica

Qué se evalúa: Conocimientos previos sobre álgebra booleana básica y operaciones lógicas.

Cómo se evalúa: Cuestionario corto con preguntas de opción múltiple y problemas sencillos de lógica booleana.

Instrumento sugerido: Prueba escrita breve al inicio de la unidad.

Evaluación Formativa

Qué se evalúa: Progreso en la aplicación de leyes, construcción de tablas de verdad, uso de mapas de Karnaugh y diseño de circuitos.

Cómo se evalúa: Observación directa durante actividades, revisión de productos parciales (simplificaciones, mapas, diagramas), retroalimentación continua.

Instrumento sugerido: Lista de cotejo para actividades prácticas y rúbrica para trabajos en grupo.

Evaluación Sumativa

Qué se evalúa: Capacidad para simplificar expresiones booleanas, diseñar circuitos lógicos simplificados y comprobar equivalencias mediante análisis y simulación.

Cómo se evalúa: Proyecto final individual o en parejas que incluya:

- Simplificación de una expresión compleja con justificación.
- Diseño de circuitos lógico original y simplificado.
- Simulación y comparación de resultados para validar equivalencia.
- Reporte escrito con análisis y conclusiones.

Instrumento sugerido: Rúbrica detallada que cubra precisión, claridad, uso correcto de métodos y justificación lógica.

Unidad 9: Diseño de Circuitos Lógicos Combinacionales I

Objetivos de Aprendizaje

- Al finalizar la unidad, el estudiante será capaz de identificar y describir las funciones de las compuertas lógicas básicas (AND, OR, NOT) en circuitos combinacionales simples.
- Al finalizar la unidad, el estudiante será capaz de analizar diagramas de circuitos lógicos combinacionales para determinar su salida en función de las entradas dadas.
- Al finalizar la unidad, el estudiante será capaz de construir y simular circuitos combinacionales básicos utilizando compuertas lógicas en un entorno de simulación digital.
- Al finalizar la unidad, el estudiante será capaz de diseñar circuitos lógicos combinacionales simples que resuelvan problemas específicos de información digital, aplicando reglas de combinación lógica.

Contenidos Temáticos

1. Introducción a los circuitos lógicos combinacionales

- Definición de circuitos combinacionales: explicación de qué son y cómo funcionan, sin memoria ni estados previos.
- Diferencia entre circuitos combinacionales y secuenciales: breve comparación conceptual y ejemplos simples.
- Aplicaciones básicas de circuitos combinacionales en la vida diaria y tecnología.

2. Compuertas lógicas básicas

- Compuerta AND: símbolo, tabla de verdad, función lógica y ejemplos prácticos.
- Compuerta OR: símbolo, tabla de verdad, función lógica y ejemplos prácticos.
- Compuerta NOT: símbolo, tabla de verdad, función lógica y ejemplos prácticos.
- Representación gráfica y simbólica de las compuertas lógicas en diagramas de circuitos.

3. Análisis de circuitos lógicos combinacionales simples

- Interpretación de diagramas de circuitos con compuertas AND, OR y NOT.
- Determinación de salidas a partir de diferentes combinaciones de entradas utilizando tablas de verdad.
- Resolución de problemas prácticos con circuitos combinacionales básicos.

4. Construcción y simulación de circuitos lógicos básicos

- Introducción a herramientas digitales de simulación de circuitos (por ejemplo, simuladores en línea como Logisim o Tinkercad).
- Procedimiento para construir circuitos combinacionales simples con compuertas AND, OR y NOT en el simulador.
- Simulación y verificación del funcionamiento de los circuitos contruidos con diferentes entradas.

5. Diseño de circuitos lógicos combinacionales simples para resolver problemas

- Planteamiento de problemas simples de información digital que requieren circuitos lógicos para su solución.
- Aplicación de reglas y combinaciones lógicas para diseñar circuitos que cumplan con los requerimientos.
- Documentación del diseño: elaboración de diagramas, tablas de verdad y descripción funcional.
- Construcción y simulación del circuito diseñado para validar la solución.

Actividades

Actividad 1: Explorando las compuertas lógicas básicas

Objetivo: Identificar y describir las funciones de las compuertas lógicas básicas (AND, OR, NOT).

Descripción paso a paso:

- El docente presenta las compuertas AND, OR y NOT con sus símbolos y tablas de verdad.
- Los estudiantes, en parejas, reciben tarjetas con diferentes combinaciones de entradas (0 y 1) para cada compuerta.
- Deberán determinar la salida correspondiente y justificarla usando la tabla de verdad.
- Finalmente, cada pareja comparte sus resultados con la clase y se discuten dudas.

Organización: Parejas

Producto esperado: Tabla con combinaciones de entradas y salidas para cada compuerta, con explicación escrita.

Duración estimada: 45 minutos

Actividad 2: Análisis de circuitos lógicos combinacionales

Objetivo: Analizar diagramas de circuitos lógicos para determinar su salida según las entradas.

Descripción paso a paso:

- El docente entrega diagramas simples de circuitos combinacionales con compuertas AND, OR y NOT.
- En grupos de tres, los estudiantes elaboran tablas de verdad completas para cada circuito, calculando las salidas para todas las combinaciones de entradas.
- Se realiza una puesta en común para validar y comparar los resultados.

Organización: Grupos de tres estudiantes

Producto esperado: Tabla de verdad completa para cada circuito con explicación del análisis.

Duración estimada: 60 minutos

Actividad 3: Construcción y simulación de circuitos básicos

Objetivo: Construir y simular circuitos combinacionales básicos utilizando compuertas lógicas en un simulador digital.

Descripción paso a paso:

- El docente introduce la herramienta de simulación digital (por ejemplo, Logisim o Tinkercad).
- Los estudiantes, individualmente, siguen un tutorial guiado para construir circuitos sencillos con compuertas AND, OR y NOT.
- Simulan diferentes combinaciones de entradas y verifican que las salidas correspondan con las tablas de verdad.
- Finalmente, guardan y presentan capturas de pantalla o archivos del circuito simulado.

Organización: Individual

Producto esperado: Circuito simulado correctamente funcionando con evidencias (capturas o archivos).

Duración estimada: 90 minutos

Actividad 4: Diseño de un circuito lógico para resolver un problema

Objetivo: Diseñar circuitos lógicos combinacionales simples que resuelvan problemas específicos aplicando reglas de combinación lógica.

Descripción paso a paso:

- El docente presenta un problema práctico que requiere un circuito lógico (por ejemplo, un sistema simple de alarma o control).
- En grupos de cuatro, los estudiantes analizan el problema, definen las entradas y la salida deseada.
- Diseñan la solución mediante tablas de verdad y diagramas de circuito usando compuertas AND, OR y NOT.
- Construyen y simulan el circuito en la herramienta digital para validar su diseño.
- Preparan una breve presentación con la explicación del diseño, el circuito y resultados de la simulación.

Organización: Grupos de cuatro estudiantes

Producto esperado: Diseño documentado, circuito simulado y presentación grupal.

Duración estimada: 2 sesiones de 60 minutos cada una

Evaluación

Evaluación diagnóstica

Qué se evalúa: Conocimientos previos sobre lógica digital básica y compuertas lógicas.

Cómo se evalúa: Cuestionario breve con preguntas de opción múltiple y verdadero/falso sobre conceptos elementales de compuertas lógicas y circuitos combinacionales.

Instrumento sugerido: Prueba escrita o digital de 10 preguntas al inicio de la unidad.

Evaluación formativa

Qué se evalúa: Progreso en la identificación, análisis, construcción y simulación de circuitos lógicos básicos.

Cómo se evalúa: Revisión continua de las actividades durante la unidad, incluyendo tablas de verdad, diagramas de circuitos, simulaciones y participación en clase.

Instrumento sugerido: Lista de cotejo para seguimiento de actividades, retroalimentación oral y escrita en actividades prácticas.

Evaluación sumativa

Qué se evalúa: Capacidad para diseñar, construir y simular un circuito lógico combinacional simple que resuelva un problema específico.

Cómo se evalúa: Proyecto final grupal que incluye diseño teórico (tablas de verdad y diagramas), construcción en simulador y presentación del trabajo.

Instrumento sugerido: Rúbrica de evaluación que considere claridad del diseño, correcta aplicación de la lógica, funcionalidad del circuito simulado y calidad de la presentación.

Unidad 10: Diseño de Circuitos Lógicos Combinacionales II

Objetivos de Aprendizaje

- Al finalizar la unidad, el estudiante será capaz de identificar y explicar el funcionamiento de multiplexores, demultiplexores, codificadores y decodificadores mediante ejemplos y diagramas.
- Al finalizar la unidad, el estudiante será capaz de diseñar circuitos lógicos combinacionales complejos utilizando multiplexores y demultiplexores para resolver problemas específicos de información digital.
- Al finalizar la unidad, el estudiante será capaz de construir y simular circuitos con codificadores y decodificadores en un software de simulación digital, verificando su correcto funcionamiento.
- Al finalizar la unidad, el estudiante será capaz de interpretar esquemas y diagramas de circuitos que incluyan dispositivos como multiplexores y codificadores, explicando su función dentro del circuito.
- Al finalizar la unidad, el estudiante será capaz de aplicar análisis lógico para optimizar circuitos combinacionales que incorporen multiplexores, demultiplexores, codificadores y decodificadores, mejorando su eficiencia.

Contenidos Temáticos

1. Introducción a los dispositivos lógicos combinacionales avanzados

- Concepto y relevancia de los multiplexores, demultiplexores, codificadores y decodificadores en sistemas digitales.
- Relación con circuitos lógicos básicos y su aplicación en problemas reales.
- Revisión rápida de elementos combinacionales básicos para contextualizar.

2. Multiplexores (MUX)

- Definición y función de un multiplexor.
- Estructura y símbolos gráficos del multiplexor.
- Ejemplos prácticos y diagramas de multiplexores 2:1, 4:1 y 8:1.
- Uso del multiplexor para seleccionar señales múltiples en un solo canal.

3. Demultiplexores (DEMUX)

- Definición y función de un demultiplexor.
- Representación gráfica y estructura básica.
- Ejemplos con demultiplexores 1:2, 1:4 y 1:8.
- Aplicación práctica en sistemas de distribución de datos.

4. Codificadores

- Concepto de codificador y su función en la codificación de señales.
- Tipos de codificadores: codificador simple y codificador prioritario.
- Diagramas y ejemplos de codificadores 4 a 2 y 8 a 3 bits.
- Uso en la conversión de señales y reducción de líneas de comunicación.

5. Decodificadores

- Definición y función del decodificador.
- Representación gráfica y estructura funcional.
- Ejemplos y diagramas de decodificadores 2 a 4 y 3 a 8 líneas.
- Aplicaciones en selección de dispositivos y display de información.

6. Diseño de circuitos lógicos combinacionales con multiplexores y demultiplexores

- Metodología para diseñar circuitos complejos usando multiplexores y demultiplexores.
- Ejercicios de diseño: selección de datos, multiplexación de señales y distribución con demultiplexores.
- Interpretación de diagramas esquemáticos con estos dispositivos.

7. Construcción y simulación de circuitos con codificadores y decodificadores

- Introducción a software de simulación digital (p.ej. Logisim, Multisim o software similar).

- Paso a paso para construir circuitos con codificadores y decodificadores en el simulador.
- Verificación y análisis de resultados de simulación.
- Interpretación de señales y diagnóstico de funcionamiento.

8. Análisis lógico y optimización de circuitos combinacionales con dispositivos avanzados

- Técnicas para simplificar circuitos con multiplexores, demultiplexores, codificadores y decodificadores.
- Uso de tablas de verdad y mapas de Karnaugh para optimización.
- Ejemplos prácticos de mejora en eficiencia lógica y reducción de componentes.
- Importancia de la optimización en diseño digital real.

Actividades

Actividad 1: Identificación y explicación de dispositivos lógicos

Objetivo: Identificar y explicar el funcionamiento de multiplexores, demultiplexores, codificadores y decodificadores mediante ejemplos y diagramas.

- Proveer a los estudiantes diagramas y símbolos de cada dispositivo.
- En parejas, analizar cada dispositivo y describir su función.
- Realizar una presentación breve explicando un ejemplo de uso para cada dispositivo.

Organización: Parejas

Producto esperado: Presentación oral con diagramas explicativos.

Duración estimada: 1 sesión (50 minutos)

Actividad 2: Diseño de un circuito lógico usando multiplexores y demultiplexores

Objetivo: Diseñar circuitos lógicos combinacionales complejos utilizando multiplexores y demultiplexores para resolver problemas específicos.

- Plantear un problema práctico que requiera seleccionar y distribuir señales digitales.
- En grupos, diseñar el circuito utilizando multiplexores y demultiplexores.
- Realizar el diagrama esquemático del circuito y explicar su funcionamiento.

Organización: Grupos de 3-4 estudiantes

Producto esperado: Diagrama esquemático y explicación escrita o oral del diseño.

Duración estimada: 2 sesiones (100 minutos)

Actividad 3: Construcción y simulación de circuitos con codificadores y decodificadores

Objetivo: Construir y simular circuitos con codificadores y decodificadores en software de simulación digital y verificar su funcionamiento.

- Introducción al software de simulación (tutorial rápido).

- Individualmente, construir circuitos básicos con codificadores y decodificadores.
- Realizar pruebas y evaluar resultados simulados.
- Registrar observaciones y corregir errores en el diseño.

Organización: Individual

Producto esperado: Archivo de simulación y reporte de resultados.

Duración estimada: 2 sesiones (100 minutos)

Actividad 4: Optimización y análisis lógico de circuitos combinacionales

Objetivo: Aplicar análisis lógico para optimizar circuitos combinacionales con dispositivos avanzados, mejorando su eficiencia.

- Presentar un circuito lógico complejo con multiplexores y codificadores.
- En parejas, utilizar tablas de verdad y mapas de Karnaugh para simplificar el circuito.
- Rediseñar el circuito optimizado y comparar con el original.
- Exponer la mejora en eficiencia y reducción de componentes.

Organización: Parejas

Producto esperado: Documento con análisis, tablas, mapas y circuito optimizado.

Duración estimada: 1 sesión (50 minutos)

Evaluación

Evaluación diagnóstica

Qué se evalúa: Conocimientos previos sobre dispositivos lógicos básicos y comprensión inicial de multiplexores y demultiplexores.

Cómo se evalúa: Cuestionario corto con preguntas de opción múltiple y preguntas abiertas sobre conceptos básicos.

Instrumento sugerido: Cuestionario escrito o digital.

Evaluación formativa

Qué se evalúa: Progreso en la identificación, diseño, construcción y análisis de circuitos con dispositivos avanzados.

- Revisión de actividades en clase: diagramas, simulaciones y presentaciones.
- Observación y retroalimentación durante actividades prácticas.
- Corrección y análisis de ejercicios de optimización.

Instrumento sugerido: Lista de cotejo, rúbrica para presentaciones y proyectos, registros de observación docente.

Evaluación sumativa

Qué se evalúa: Dominio integral de la unidad: identificación, diseño, simulación, interpretación y optimización de circuitos combinacionales con multiplexores, demultiplexores, codificadores y decodificadores.

Cómo se evalúa: Examen teórico-práctico que incluye:

- Preguntas de desarrollo y opción múltiple sobre conceptos y funciones.
- Diseño y análisis de circuitos en papel.
- Simulación y verificación de circuitos en software.

Instrumento sugerido: Examen escrito y ejercicio práctico en laboratorio o aula de cómputo.

Unidad 11: Introducción a la Simulación de Circuitos Digitales

Objetivos de Aprendizaje

- Al finalizar la unidad, el estudiante será capaz de identificar las funciones básicas de un software de simulación de circuitos digitales y describir su interfaz gráfica.
- Al finalizar la unidad, el estudiante será capaz de construir circuitos lógicos simples utilizando compuertas básicas en el software de simulación y verificar su funcionamiento mediante pruebas.
- Al finalizar la unidad, el estudiante será capaz de analizar los resultados de la simulación para validar el diseño de un circuito lógico combinacional sencillo.
- Al finalizar la unidad, el estudiante será capaz de modificar y corregir circuitos simulados para optimizar su desempeño de acuerdo con un problema lógico planteado.
- Al finalizar la unidad, el estudiante será capaz de interpretar diagramas esquemáticos y reproducirlos en el software de simulación para experimentar con diferentes configuraciones de circuitos digitales.

Contenidos Temáticos

1. Introducción a la simulación de circuitos digitales

- Concepto y utilidad de la simulación en electrónica digital: Explicación de qué es la simulación de circuitos digitales, su importancia para el diseño y prueba de circuitos sin necesidad de componentes físicos.
- Beneficios de usar software de simulación: Ventajas como ahorro de tiempo, detección temprana de errores, facilidad para experimentar y aprender.

2. Conociendo el software de simulación

- Descripción básica de la interfaz gráfica: Elementos principales como barra de herramientas, área de trabajo, menú de componentes, y panel de propiedades.
- Funciones básicas del software: Selección, arrastre y colocación de componentes; conexión de elementos; ejecución de simulación; uso de herramientas de prueba.
- Componentes básicos disponibles: Compuertas lógicas AND, OR, NOT, NAND, NOR, XOR, entradas (switches) y salidas (LEDs).

3. Construcción de circuitos lógicos simples

- Interpretación de diagramas esquemáticos sencillos: Cómo leer un diagrama con compuertas básicas y señales de entrada/salida.
- Colocación y conexión de compuertas en el software: Pasos para armar circuitos según un diagrama dado.
- Pruebas funcionales de circuitos: Uso de entradas para verificar el comportamiento esperado de las salidas.

4. Análisis de resultados de simulación

- Observación de salidas y señales: Interpretar el estado de LEDs u otros indicadores en la simulación.
- Validación del diseño: Comparar resultados simulados con el comportamiento lógico esperado.
- Identificación de errores y fallos comunes en circuitos simulados.

5. Modificación y optimización de circuitos simulados

- Detección de problemas en el diseño: Identificación de señales incorrectas o circuitos redundantes.
- Edición y ajuste de conexiones y componentes en la simulación.
- Pruebas iterativas para mejorar el desempeño y corregir errores.

6. Reproducción y experimentación con diagramas esquemáticos

- Interpretación de diagramas más complejos con combinaciones de compuertas.
- Reproducción fiel en el software: Técnicas para armar circuitos que correspondan exactamente al esquema dado.
- Experimentación con modificaciones para observar cambios en el comportamiento del circuito.

Actividades

Actividad 1: Explorando la interfaz del software de simulación

Objetivo: Identificar las funciones básicas de un software de simulación y describir su interfaz gráfica.

Descripción:

- El docente presenta el software de simulación seleccionado, mostrando la interfaz principal.
- Los estudiantes exploran individualmente las herramientas disponibles, ubicando botones, menús y componentes básicos.
- Completar una hoja de trabajo con preguntas sobre la ubicación y función de cada elemento de la interfaz.

Organización: Individual

Producto esperado: Hoja de trabajo con respuestas sobre la interfaz y funciones básicas del software.

Duración estimada: 45 minutos

Actividad 2: Construcción y prueba de un circuito lógico simple

Objetivo: Construir circuitos lógicos simples utilizando compuertas básicas y verificar su funcionamiento.

Descripción:

- El docente entrega un diagrama esquemático sencillo (ejemplo: circuito AND con dos entradas).

- En parejas, los estudiantes recrean el circuito en el software de simulación.
- Realizan pruebas activando las entradas y observando las salidas para verificar su funcionamiento.
- Registran en un cuaderno las combinaciones de entradas y resultados obtenidos.

Organización: Parejas

Producto esperado: Circuito simulado funcional y registro de prueba con resultados correctos.

Duración estimada: 1 hora

Actividad 3: Análisis y corrección de un circuito simulado con errores

Objetivo: Modificar y corregir circuitos simulados para optimizar su desempeño según un problema planteado.

Descripción:

- El docente proporciona un circuito simulado con errores intencionales (conexiones incorrectas, componentes mal ubicados).
- En grupos pequeños, los estudiantes simulan el circuito, identifican fallos y proponen correcciones.
- Realizan las modificaciones necesarias en el software y validan el correcto funcionamiento mediante pruebas.
- Presentan al grupo las correcciones realizadas y explican el proceso de optimización.

Organización: Grupos de 3-4 estudiantes

Producto esperado: Circuito corregido y presentación oral de las mejoras realizadas.

Duración estimada: 1 hora 30 minutos

Actividad 4: Reproducción y experimentación con diagramas esquemáticos complejos

Objetivo: Interpretar diagramas esquemáticos y reproducirlos en el software para experimentar con configuraciones de circuitos digitales.

Descripción:

- Se entrega un diagrama esquemático con varias compuertas combinadas (ejemplo: un circuito XOR construido a partir de compuertas básicas).
- Individualmente, los estudiantes reproducen el circuito en el software de simulación.
- Experimentan modificando entradas y observando cómo cambian las salidas.
- Proponen al menos una modificación para alterar el comportamiento y documentan el resultado.

Organización: Individual

Producto esperado: Circuito simulado con modificaciones y reporte breve sobre los efectos observados.

Duración estimada: 1 hora

Evaluación

Evaluación diagnóstica

Qué se evalúa: Conocimientos previos sobre circuitos digitales y experiencia con software de simulación.

Cómo se evalúa: Cuestionario breve escrito o en línea con preguntas sobre conceptos básicos de circuitos y experiencia previa.

Instrumento sugerido: Cuestionario de opción múltiple y preguntas abiertas simples.

Evaluación formativa

Qué se evalúa: Progreso en la identificación de funciones del software, construcción de circuitos, análisis de resultados y capacidad para corregir errores.

Cómo se evalúa: Observación directa durante actividades prácticas, revisión de registros de pruebas, retroalimentación oral y escritural en actividades grupales e individuales.

Instrumento sugerido: Rúbrica de desempeño para actividades prácticas, listas de cotejo, y registros anecdóticos del docente.

Evaluación sumativa

Qué se evalúa: Capacidad para construir, simular, analizar, modificar y reproducir circuitos digitales en el software, conforme a los objetivos de la unidad.

Cómo se evalúa: Proyecto final individual consistente en la creación y simulación de un circuito lógico combinacional sencillo a partir de un diagrama esquemático dado, incluyendo pruebas y optimización documentadas.

Instrumento sugerido: Rúbrica que evalúe precisión en la reproducción del circuito, funcionamiento correcto, análisis de resultados, modificaciones realizadas y presentación escrita o verbal del proceso.

Unidad 12: Proyecto Final: Diseño y Simulación de un Circuito Lógico

Objetivos de Aprendizaje

- Al finalizar la unidad, el estudiante será capaz de diseñar un circuito lógico funcional utilizando compuertas básicas, aplicando correctamente los conceptos de análisis lógico aprendidos en el curso.
- Al finalizar la unidad, el estudiante será capaz de simular el circuito lógico diseñado en un software de simulación, verificando su funcionamiento y corrigiendo errores según los resultados obtenidos.
- Al finalizar la unidad, el estudiante será capaz de interpretar y representar el circuito lógico mediante diagramas esquemáticos claros y precisos, facilitando su comprensión y presentación.
- Al finalizar la unidad, el estudiante será capaz de presentar y explicar el funcionamiento del circuito lógico diseñado, demostrando comprensión de los sistemas de numeración y compuertas lógicas involucradas en el proyecto.

Contenidos Temáticos

1. Introducción al proyecto final

- Objetivos y alcance del proyecto: explicación clara de lo que se espera lograr con el diseño y simulación del circuito lógico.

- Repaso de conceptos clave: revisión breve sobre compuertas lógicas básicas, sistemas de numeración y análisis lógico.
- Presentación del software de simulación: introducción al entorno de simulación digital que se utilizará (por ejemplo, Logisim, Proteus, Tinkercad, etc.).

2. Diseño del circuito lógico

- Definición del problema lógico: planteamiento de un problema sencillo para resolver mediante un circuito lógico (ejemplo: sistema de encendido/apagado, alarma básica).
- Construcción de la tabla de verdad: elaboración de la tabla que describe las entradas y salidas esperadas.
- Simplificación de la función lógica: uso de álgebra booleana o mapas de Karnaugh para simplificar las expresiones.
- Selección de compuertas básicas: identificación de las compuertas necesarias para implementar la función simplificada.
- Diagrama esquemático preliminar: dibujo inicial del circuito con símbolos estándar de compuertas.

3. Simulación del circuito lógico

- Configuración del software de simulación: creación de un nuevo proyecto y ajustes iniciales.
- Implementación del circuito en el software: construcción del circuito usando las herramientas de diseño.
- Pruebas funcionales: ejecución de diferentes combinaciones de entradas para verificar el comportamiento del circuito.
- Detección y corrección de errores: análisis de resultados y modificación del circuito para corregir fallas.

4. Representación gráfica y documentación

- Elaboración del diagrama esquemático final: dibujo limpio y claro del circuito lógico final.
- Documentación del proyecto: descripción detallada del problema, análisis lógico, diseño, simulación y resultados.
- Uso de simbología estándar: explicación de símbolos y convenciones utilizadas en el esquema.

5. Presentación y explicación del proyecto

- Preparación de la presentación oral: organización de ideas para explicar el proyecto de forma clara y coherente.
- Explicación del funcionamiento del circuito: descripción del proceso lógico y cómo se implementa en el circuito.
- Demostración en vivo del circuito simulado: mostrar el funcionamiento en el software y responder preguntas.
- Reflexión sobre el aprendizaje: comentarios sobre dificultades, soluciones y conocimientos adquiridos.

Actividades

Actividad 1: Construcción de tabla de verdad y simplificación lógica

Objetivo: Desarrollar la capacidad de diseñar un circuito lógico funcional aplicando análisis lógico.

Descripción paso a paso:

- Se presenta un problema lógico sencillo para resolver (por ejemplo, un sistema de seguridad con dos sensores).
- Los estudiantes construyen la tabla de verdad que representa todas las combinaciones posibles de entradas y sus salidas correspondientes.
- Utilizando álgebra booleana o mapas de Karnaugh, simplifican la función lógica obtenida.
- Discuten en grupo las diferentes formas de simplificación y seleccionan la más eficiente.

Organización: Parejas

Producto esperado: Tabla de verdad completa y función lógica simplificada escrita.

Duración estimada: 1 hora

Actividad 2: Diseño y simulación del circuito en software

Objetivo: Simular el circuito lógico diseñado y verificar su funcionamiento.

Descripción paso a paso:

- Los estudiantes abren el software de simulación y crean un nuevo proyecto.
- Construyen el circuito lógico utilizando las compuertas básicas correspondientes a la función simplificada.
- Realizan pruebas con diferentes combinaciones de entradas para comprobar que las salidas son correctas según la tabla de verdad.
- Detectan posibles errores, los corrigen y vuelven a simular hasta obtener resultados satisfactorios.

Organización: Individual o parejas

Producto esperado: Archivo de proyecto con circuito simulado correctamente funcionando.

Duración estimada: 2 horas

Actividad 3: Elaboración del diagrama esquemático y documentación del proyecto

Objetivo: Interpretar y representar el circuito mediante diagramas esquemáticos claros y documentar el proceso.

Descripción paso a paso:

- Los estudiantes dibujan el diagrama esquemático final del circuito usando simbología estándar.
- Preparan un documento que incluya: descripción del problema, tabla de verdad, función lógica simplificada, diagrama esquemático y resultados de la simulación.
- Revisan y corrigen el documento para asegurar claridad y precisión.

Organización: Individual

Producto esperado: Documento impreso o digital con el diagrama y toda la documentación del proyecto.

Duración estimada: 1.5 horas

Actividad 4: Presentación y explicación del circuito lógico diseñado

Objetivo: Presentar y explicar el funcionamiento del circuito lógico diseñado, demostrando comprensión.

Descripción paso a paso:

- Cada estudiante o pareja prepara una presentación oral de 5-7 minutos explicando el circuito, incluyendo la lógica, el diseño, la simulación y resultados.
- Demuestran el funcionamiento del circuito en el software de simulación.
- Responden preguntas de los compañeros y docente sobre el proyecto.
- Reflexionan sobre el aprendizaje obtenido durante el proyecto.

Organización: Individual o parejas

Producto esperado: Presentación oral con apoyo visual y demostración en software.

Duración estimada: 1 hora (dependiendo del número de presentaciones)

Evaluación

Evaluación diagnóstica

Qué se evalúa: Conocimientos previos sobre compuertas lógicas, sistemas de numeración y análisis lógico.

Cómo se evalúa: Cuestionario breve con preguntas de opción múltiple y ejercicios simples para identificar nivel de comprensión.

Instrumento sugerido: Prueba escrita o digital de 10 preguntas al inicio de la unidad.

Evaluación formativa

Qué se evalúa: Progreso en el diseño, simulación, esquemas y documentación durante el desarrollo del proyecto.

Cómo se evalúa: Revisión continua de actividades, retroalimentación sobre tablas de verdad, funciones simplificadas, simulaciones y esquemas.

Instrumento sugerido: Listas de cotejo para cada actividad, observación directa y retroalimentación escrita.

Evaluación sumativa

Qué se evalúa: Producto final del proyecto: diseño lógico funcional, simulación correcta, diagrama esquemático claro y presentación oral explicativa.

Cómo se evalúa: Calificación integral basada en rúbrica que incluya precisión técnica, claridad en la representación gráfica, calidad de la simulación y habilidades comunicativas.

Instrumento sugerido: Rúbrica de evaluación con criterios específicos para cada aspecto del proyecto y presentación.